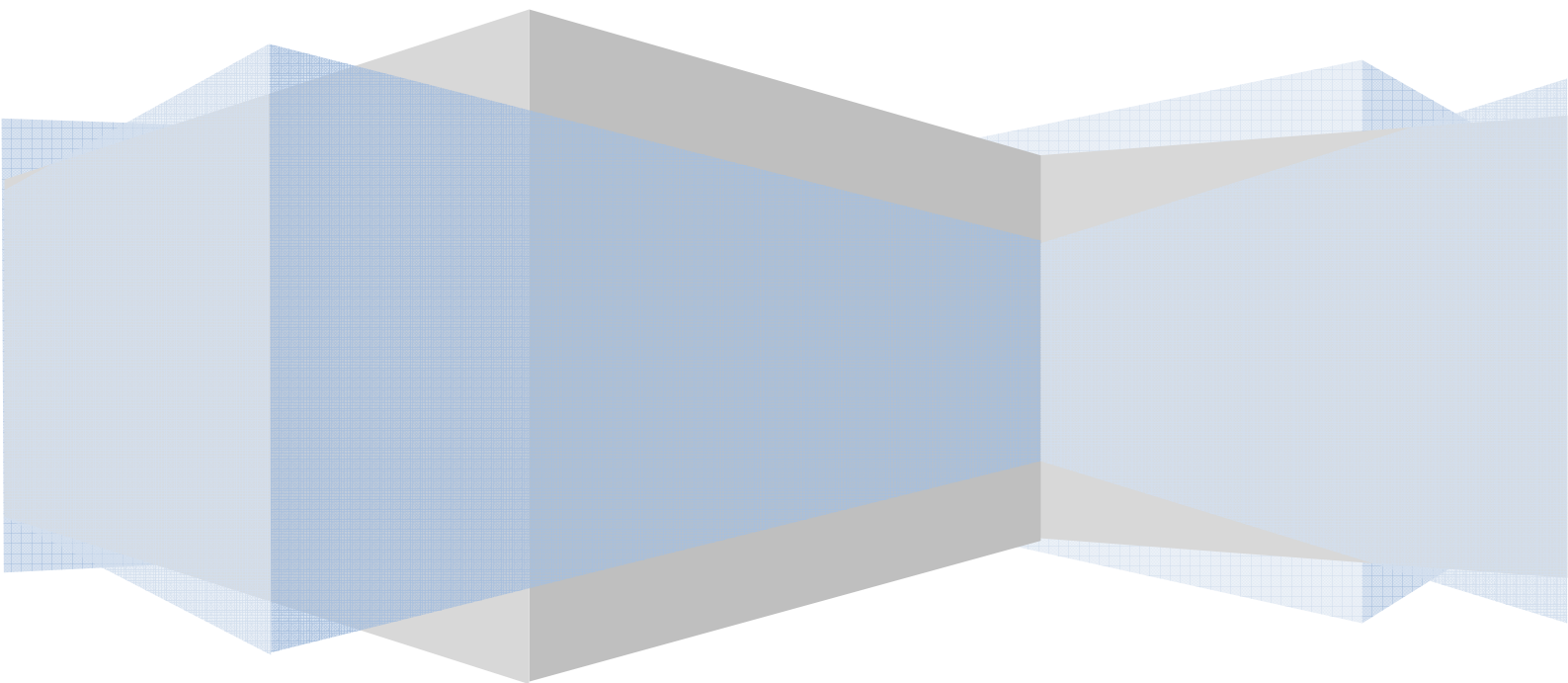


Diseño de Sistemas Operativos

CD-ROM

IDE_DRIVER



ÍNDICE

INTRODUCCIÓN	2
• Características	2
Almacenamiento de la información	3
IDE_CDROM. Estructuras.....	8
• Struct atapi_msf.....	8
• Struct atapi_toc_header	9
• Struct atapi_toc_entry	9
• Struct atapi_TOC.....	9
• Struct cdrom_info.....	10
• Struct ide_drive_s.....	11
• Struct hwif_s	13
• Struct request.....	16
IDE_CDROM. Funciones	19
• Dibujo aclaratorio.....	19
• Inicializaciones.....	20
• Inicialización de una petición	20
• Preparación del dispositivo para recibir una orden	20
• Lectura/escritura.....	22
• Funciones auxiliares	22
• Funciones secundarias	24
• Función principal	32
BIBLIOGRAFÍA.....	33



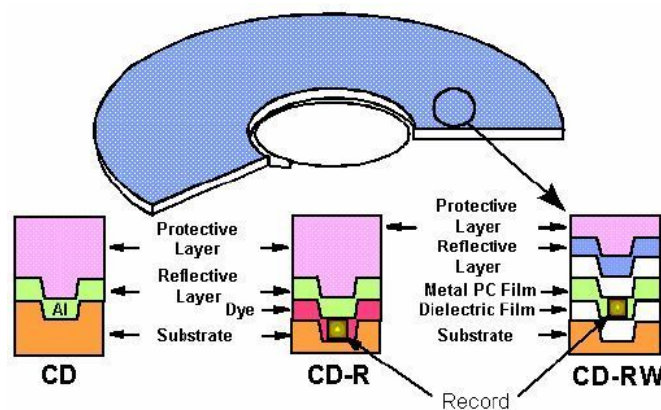
INTRODUCCIÓN

El **disco compacto** (conocido popularmente como **CD**) es un soporte digital óptico utilizado para almacenar cualquier tipo de información. Fue desarrollado conjuntamente en 1980 por las empresas Sony y Philips, y comenzó a comercializarse en 1982. Hoy en día tecnologías como el DVD han hecho que su uso sea cada vez menor.

Cada fabricante emplea diversos materiales en la fabricación de los discos. Sin embargo, todos tienen un patrón común: la información se almacena en un sustrato de policarbonato plástico. A éste se le añade una capa refractante de aluminio que reflejará la luz del láser, una capa protectora que lo cubre y de forma opcional una etiqueta en la parte superior.

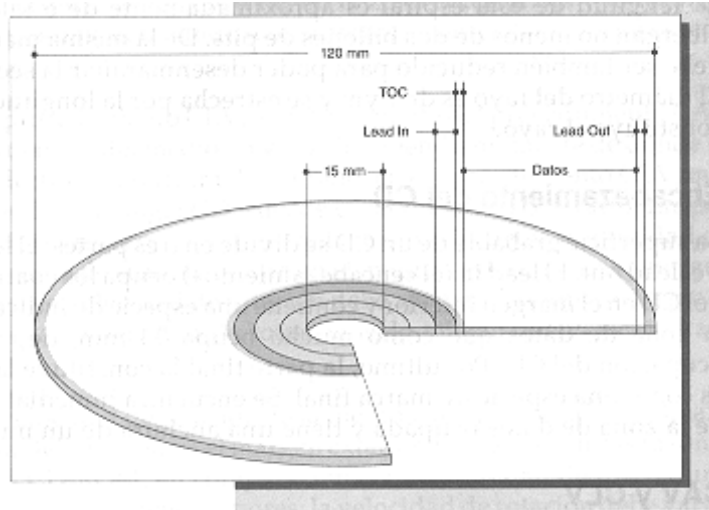
Características

- **Información almacenada:** Audio, video, imágenes, texto, datos, etc.
- **Capacidad:** Lo común es 650 ó 750 MB, aunque los hay de diferentes capacidades.
- **Forma:** Circular, con un orificio al centro.
- **Diámetro:** Originalmente 120 mm. Hay versiones reducidas de 80 mm.
- **Grosor:** 1,2 mm.
- **Material:** Policarbonato plástico con una capa reflectante de aluminio.
- **Velocidad Angular. RPM:** No es constante.
- **Vida útil:** Alrededor de 10 años (aunque en condiciones especiales de humedad y temperatura se calcula que pueden durar unos 217 años).
- **Tipos:**
 - De sólo lectura del inglés, CD-ROM (Compact Disc - Read Only Memory).
 - Grabable: del inglés, CD-R (Compact Disc - Recordable).
 - Regrabable: del inglés CD-RW (Compact Disc - ReWritable).

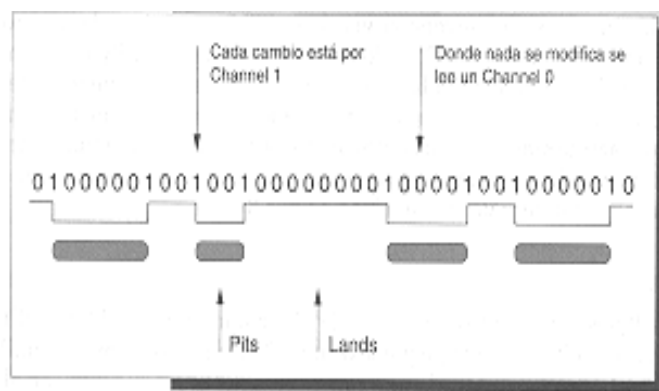


Almacenamiento de la información

En un CD la información se almacena en formato digital, es decir, utiliza un sistema binario para guardar los datos. Estos datos se graban en una única espiral que comienza desde el interior del disco (próximo al centro), y finaliza en la parte externa. Los datos binarios se almacenan en forma de hoyos y valles, de tal forma que al incidir el haz de luz del láser, el ángulo de reflexión es distinto en función de si se trata de un hoyo o un valle.

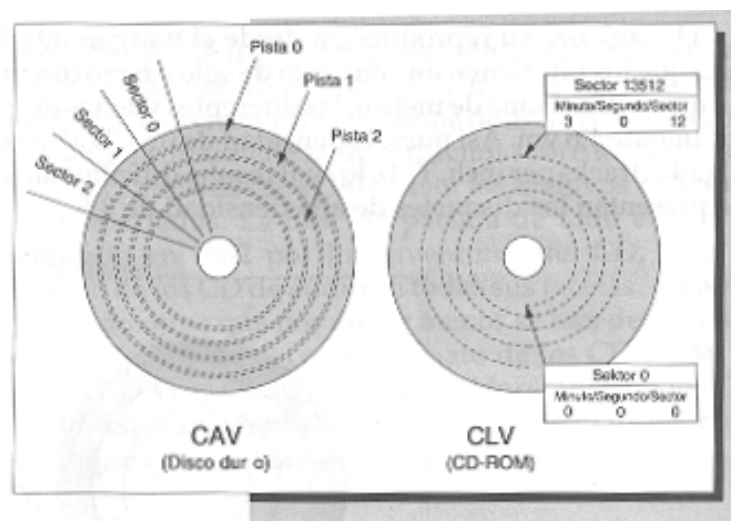


Es creencia muy común el pensar que un pozo corresponde a un valor binario y un llano al otro valor. Sin embargo, esto no es así, sino que los valores binarios son detectados por las *transiciones* de pozo a llano, y viceversa: una transición determina un 1 binario, mientras que la longitud de un pozo o un llano indica el número consecutivo de 0 binarios.



Además, los bits de información no son insertados "tal cual" en la pista del disco. En primer lugar, se utiliza una codificación conocida como modulación EFM (*Eighth to Fourteen Modulation*, o 'modulación ocho a catorce') cuya técnica consiste en igualar un bloque de ocho bits a uno de catorce, donde cada 1 binario debe estar separado (al menos) por dos 0 binarios.

El almacenamiento de la información se realiza mediante *tramas*. Cada trama supone un total de 588 bits, de los cuales 24 bits son de sincronización, 14 bits son de control, 536 bits son de datos y los últimos 14 bits son de corrección de errores. De los 536 bits de datos, hay que tener en cuenta que están codificados por modulación EFM, y que cada bloque de 14 bits está separado del siguiente por tres bits.



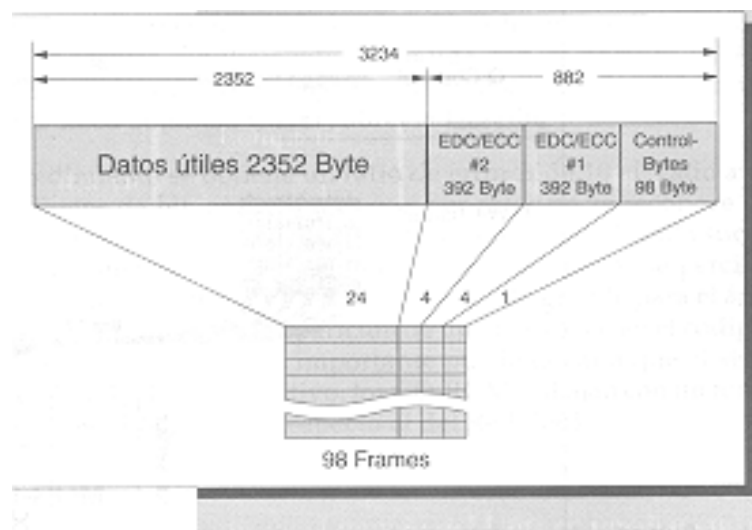
En un disco magnético existen muchas pistas, cada una con el mismo número de sectores; estas pistas son mayores cuanto más exteriores son, de lo que se deduce que los sectores son también mayores cuanto más exterior es la pista que los contiene. Esto quiere decir que en un disco magnético la densidad de grabación es menor cuanto más nos aproximamos al exterior del disco. La explicación de esto se encuentra en que estos discos se mueven a velocidad angular constante (CAV), es decir, barren un sector a la misma velocidad de giro, independiente de si la cabeza se encuentra en un sector interno o en uno externo.

Por el contrario, en un CD existe una única pista. Los sectores ocupan todos el mismo espacio (son de igual tamaño) y tienen la misma densidad de grabación, de forma que para poder leerlos, la cabeza debe pasar sobre ellos a la misma velocidad lineal. En un disco magnético, que se mueve con velocidad angular (ω) constante, al irnos acercando al exterior del disco, el radio R va aumentando, lo cual quiere decir que la velocidad lineal (v) a la que pasa la cabeza por encima del disco es cada vez mayor, y por esto los sectores son cada vez mayores en longitud y la densidad de grabación dentro de ellos es menor. Como los sectores en un CD son de igual longitud, si debe pasar a la misma velocidad por todos ellos, está claro que

hay que modificar la velocidad de rotación del disco. Por esto se dice que los CDs se mueven con velocidad lineal constante (CLV). Es necesario, por tanto, que el CD ajuste su velocidad de rotación (\equiv velocidad angular) a la posición actual del cabezal: Esta es una de las razones por la que una unidad CD-ROM presenta velocidades de acceso mucho menores que los discos magnéticos. Otra razón es que es más complicado encontrar un sector en una espiral de 6 KB de longitud que en un medio elegantemente dividido en pistas y sectores.

Trama/frame: Bloque de datos más pequeño de un cd. Cada una tiene un total de 588 bits, de los que 24 son de sincronización, 14 de control, 536 de datos y los últimos 14 bits son de corrección de errores. El inicio está formado por lo que se denomina Sync-Pattern, un diseño concreto de, en total, 27 channel bits, que indica a la unidad el comienzo de un nuevo frame. A continuación se encuentra un byte de control y le siguen los 24 Bytes de datos del frame.

Sectores: En el siguiente nivel se engloban 98 frames para constituir un sector, donde, por un lado, se juntan los distintos Bytes de datos de los frames y, por otro, los Bytes de control y los Bytes para la corrección de errores. Los sectores se reproducen en un espacio concreto de tiempo, el direccionamiento se lleva a cabo por unidad de tiempo y en realidad, en el formato minutos/segundos/sectores.

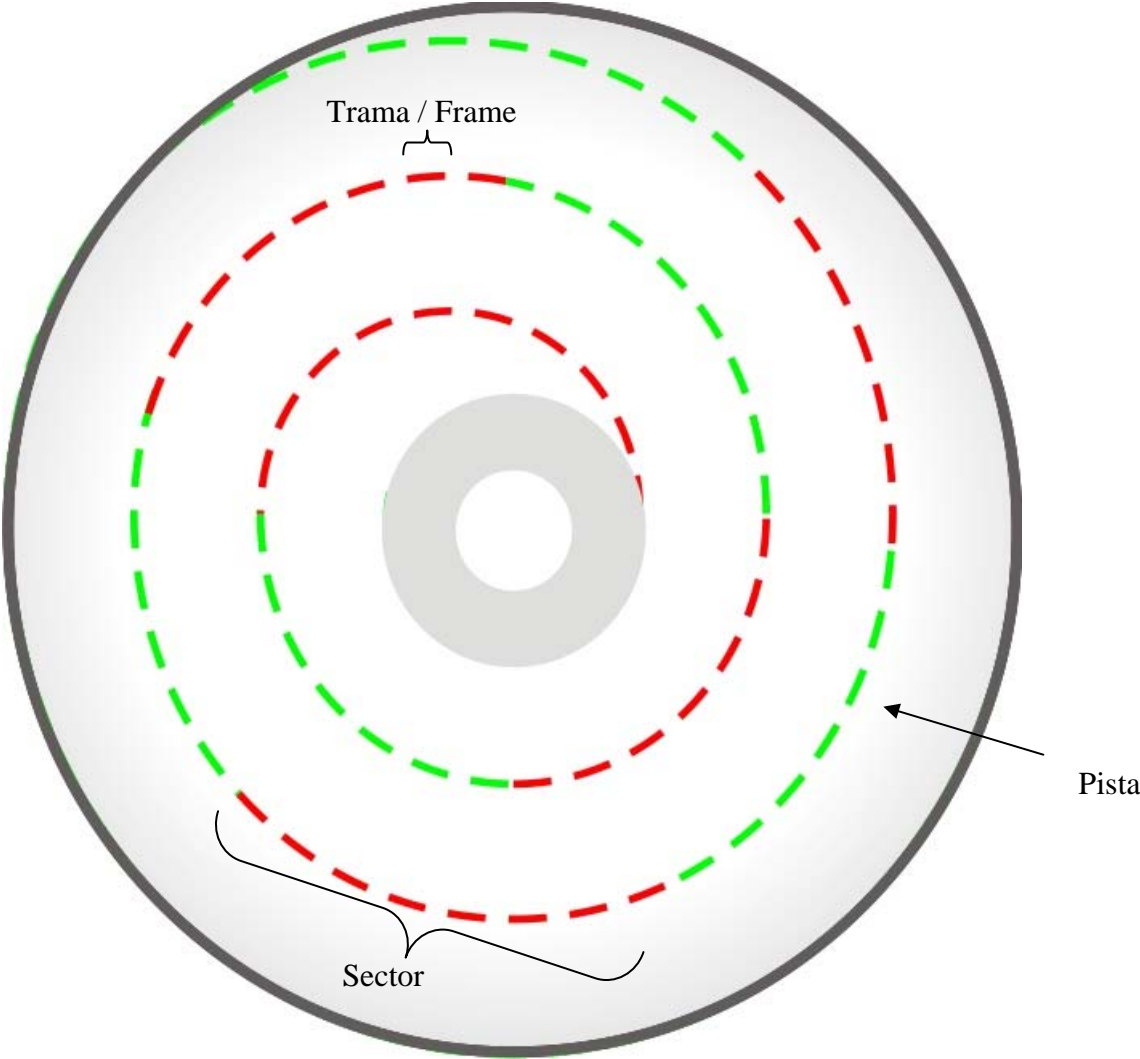


Pista: Existe sólo una. Es una espiral que va del centro del disco al exterior. Al no tener varias, como los discos magnéticos, hace que el tiempo de acceso a los datos sea menor en un CD.

Como todos los sectores tienen la misma longitud y tienen la misma densidad de grabación, para que la lectura se pueda hacer de forma correcta, el

disco debe girar más lento cuanto más al centro del CD se encuentre la cabeza lectora.

Esto se debe a que el disco se mueve con una velocidad angular (ω), cuando la cabeza lectora se encuentra cerca del borde del disco, dispone de más tiempo para leer un sector que cuando se encuentra más cerca del centro.



TOC

La tabla de contenido (TOC) es el índice central de cada cd. Contiene las posiciones iniciales de cada pista del cd. Por ejemplo:

Pista 1: Posición 02:03:30

Pista 2: Posición 07:34:34

Pista 3: Posición 11:23:46

.....

Fin del CD: Posición 14:45:24

Un reproductor de audio lee la TOC cuando se inserta el cd y así obtiene donde comienza cada una de las pistas y cual su tamaño. En los cds de datos el TOC contiene una referencia a las pistas de datos.

¿Por qué redondo? ¿Por qué un haz de luz?

La configuración en forma de disco le da a este soporte de datos versatilidad a la hora de acceder a cualquier parte de su superficie sin apenas movimientos del cabezal de lectura, usando solamente dos partes móviles, el cabezal que se mueve del centro al exterior del disco en línea recta y el eje de rotación que gira sobre sí mismo para trabajar conjuntamente con el cabezal y así obtener cualquier posición de la superficie con datos.

Este sistema de acceso a la información es superior a sistemas de cinta pues tiene menos calentamiento del soporte a altas velocidades, y el haz de luz no supone un problema de rozamiento (no toca el disco, sólo refleja luz).

El formato CD ha sido superado por algunos formatos posteriores que permiten mayor calidad como pueden ser:

- DVD:

El DVD (más conocido como "Digital Versatile Disc", aunque también se le puede denominar como "Digital Video Disc") es un formato multimedia de almacenamiento óptico que puede ser usado para guardar datos, incluyendo películas con alta calidad de vídeo y audio. Se asemeja a los discos compactos en cuanto a sus dimensiones físicas (diámetro de 12 u 8 cm), pero están codificados en un formato distinto y a una densidad mucho mayor. A diferencia de los CDs, todos los DVDs deben guardar los datos utilizando un sistema de archivos denominado UDF, el cual es una extensión del estándar ISO 9660, usado para CDs de datos.

MONTAJE DE UN CD-ROM

Durante el arranque de Linux se inicializa y arranca el driver del CD-ROM que tengamos, una vez realizado estas operaciones y siempre que se haya realizado de manera correcta, el gestor de auto montaje del SO (supermount antiguamente, en las últimas versiones se ha sustituido por udev debido a la inestabilidad generada por el antiguo superdemonio) podrá montar la unidad de cd-rom.

Posteriormente al montaje del cd-rom este se abre mediante las diferentes operaciones opens (realizandose comprobaciones sobre la unidad, se intenta comprobar la existencia de un disco en la unidad y en caso de que haya un CD o DVD en la unidad trata de averiguar su tipo (Dato, Música, SuperVideo,...)).

Tras realizar estas operaciones de comprobación, el driver trata de actualizar la tabla TOC, obtener la configuración de la unidad (Velocidad, estado del dispositivo, etc).

Por último antes y después de crear una nueva tabla TOC se obtienen y comprueban los distintos canales.

Una vez finalizados estos pasos el cd-rom esta listo para hacer un request y empezar a transferir y/o hacer consultas para la escritura.

NOTA: Hay que tener en cuenta que este modo de funcionamiento es genérico y los distintos driver añaden algunas peculiaridades para obtener el máximo rendimiento de sus dispositivos y también que la ejecución de los pasos comentados arriba depende del estado de los flags por lo que el orden de estos puede verse alterado.

IDE CDROM. Estructuras

Primeramente, mostramos las estructuras de datos relacionadas con el proceso de búsqueda dentro de un cd-rom.

Struct atapi_msf

Las unidades de CD-ROM especifican el tiempo bien en formato MSF (mins/segs/frames), o directamente en frames. Un frame es una unidad estándar de tiempo en el CD, que se corresponde con 1/75 segundos. Esta estructura determina las direcciones MSF en el cd-rom:

```
/* Structure of a MSF cdrom address. */
```

```

114struct atapi_msf {
115    byte reserved;
116    byte minute;
117    byte second;
118    byte frame;
119};

```

Struct atapi toc header

Esta estructura compone la información cabecera de la tabla de contenidos:

```

struct atapi_toc_header {
124    unsigned short toc_length; /* Tamaño de la TOC*/
125    byte first_track; /* Primera pista */
126    byte last_track; /* Última pista */
127};

```

Struct atapi toc entry

Esta estructura compone la información cabecera de la tabla de contenidos:

```

129struct atapi_toc_entry {
130    byte reserved1;
131#if defined(__BIG_ENDIAN_BITFIELD)
132    __u8 adr      : 4;
133    __u8 control : 4;
134#elif defined(__LITTLE_ENDIAN_BITFIELD)
135    __u8 control : 4;
136    __u8 adr      : 4;
137#else
138#error "Please fix <asm/byteorder.h>"
139#endif
140    byte track; /* Número de pista */
141    byte reserved2;
142    union {
143        unsigned lba;
144        struct atapi_msf msf;
145    } addr; /* Dirección de la pista en lba y en MSF*/
146};

```

Struct atapi TOC

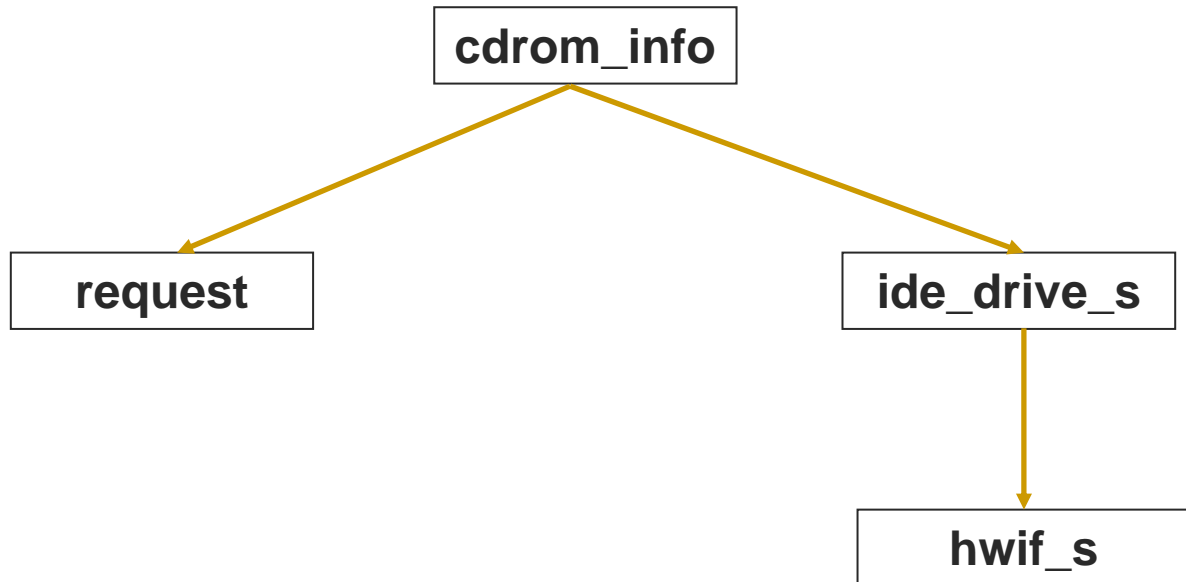
Esta estructura compone la información cabecera de la tabla de contenidos:

```

148 struct atapi_toc {
149     int    last_session_lba;
150     int    xa_flag;
151     unsigned long capacity;
152     struct atapi_toc_header hdr;
153     struct atapi_toc_entry ent[MAX_TRACKS+1];
154     /* One extra for the leadout. */
155 };

```

A continuación, se muestran las estructuras **más destacadas** del driver IDE que se usan para la configuración y las operaciones de lectura y escritura en el cd-rom.



Struct cdrom_info

Esta estructura proporciona información sobre el dispositivo de cd-rom. Se encuentra definida en el fichero “/drivers/ide-cd.h”.

```

110 /* Extra per-device info for cdrom drives. */
111 struct cdrom_info {
112     ide_drive_t    *drive; → Puntero a la estructura ide_drive_t
113     ide_driver_t   *driver;
114     struct gendisk *disk;
115     struct kref    kref;
116
117     → Búfer para la tabla de contenidos (TOC). NULL si no se ha
118     reservado memoria en la TOC para ese dispositivo.
119
120     struct atapi_toc *toc;
121
122     unsigned long  sector_buffered; → Primer sector en el búfer
123     unsigned long  nsectors_buffered; → Número de sectores
124     unsigned char  *buffer;
125
126     /* The result of the last successful request sense command
127     on this device. */
128     struct request_sense sense_data;
129
130     struct request request_sense_request; → Puntero a la
                                           estructura request
131
132     int dma;
133     unsigned long last_block;
134     unsigned long start_seek;
  
```

```

134
135     unsigned int cd_flags;
136
137     u8 max_speed;           /* Max speed of the drive. */
138     u8 current_speed;      /* Current speed of the drive. */
139
140     /* Per-device info needed by cdrom.c generic driver. */
141     struct cdrom_device_info devinfo;
142
143     unsigned long write_timeout;
144 };

```

Struct ide_drive_s

Estructura que guarda los atributos principales de un dispositivo IDE. Se renombra como **ide_drive_t** y aparece con este nombre en otras partes del código. Con estructuras de este tipo, se forma una lista circular, en la que hay un nodo para cada uno de los dispositivos IDE.

Está definida en “/include/linux/ide.h”

```

544 typedef struct ide_drive_s {
545     char name[4];           → nombre del dispositivo
546     char driver_req[10];   /* requests specific driver */
547
548     request_queue_t *queue; → cola de peticiones
549
550     struct request *rq;    → petición actual
551     struct ide_drive_s *next; → lista circular
552     void *driver_data;     /* extra driver data */
553     struct hd_driveid *id; → información del modelo del
dispositivo
554
555     struct proc_dir_entry *proc; /* /proc/ide/ directory entry
*/
556     struct ide_settings_s *settings; /* /proc/ide/ drive settings */
557     char devfs_name[64]; /* devfs crap */
558
559     struct hwif_s *hwif;    → puntero a estructura hwif_s
560
561     unsigned long sleep;   → valor que indica el tiempo que tiene
que estar el dispositivo inactivo
562     unsigned long service_start; → momento en el que se comenzó
la última petición
563     unsigned long service_time; /* service time of last request
*/
564     unsigned long timeout; → tiempo máximo que se espera por una
interrupción del dispositivo
565
566     special_t special;     /* special action flags */
567     select_t select;       /* basic drive/head select reg value
*/
568
569     u8 keep_settings;     → reestablece la configuración tras un
reinicio
570     u8 autodma;          → el dispositivo puede usar dma
571
572     u8 using_dma;        → el disco usa dma para lectura/escritura

```

```

571      u8      retry_pio;          /* retrying dma capable host in
pio */
572      u8      state;              /* retry state */
573      u8      waiting_for_dma; → dma en proceso
574      u8      unmask;            /* okay to unmask other irqs */
575      u8      bswap;             /* byte swap data */
576      u8      dsc_overlap;       /* DSC overlap */
577      u8      nicel;             /* give potential excess
bandwidth */
578
579      unsigned present           : 1; /* drive is physically present
*/
580      unsigned dead             : 1; /* device ejected hint */
581      unsigned id_read          : 1; /* 1=id read from disk 0 =
synthetic */
582      unsigned noprobe          : 1; /* from: hdx=noprobe */
583      unsigned removable        : 1; /* 1 if need to do
check_media_change */
584      unsigned attach           : 1; /* needed for removable devices
*/
585      unsigned forced_geom      : 1; /* 1 if hdx=c,h,s was given at
boot */
586      unsigned no_unmask        : 1; /* disallow setting unmask bit
*/
587      unsigned no_io_32bit      : 1; /* disallow enabling 32bit I/O
*/
588      unsigned atapi_overlap    : 1; /* ATAPI overlap (not
supported) */
589      unsigned nice0            : 1; /* give obvious excess
bandwidth */
590      unsigned nice2            : 1; /* give a share in our own
bandwidth */
591      unsigned doorlocking      : 1; /* for removable only: door
lock/unlock works */
592      unsigned autotune         : 2; /* 0=default, 1=autotune,
2=noautotune */
593      unsigned remap_0_to_1     : 1; /* 0=noremap, 1=remap 0->1 (for
EZDrive) */
594      unsigned blocked          : 1; /* 1=powermanagment told us not
to do anything, so sleep nicely */
595      unsigned vdma             : 1; /* 1=doing PIO over DMA 0=doing
normal DMA */
596      unsigned addressing;      /*           : 3;
597                                     * 0=28-bit
598                                     * 1=48-bit
599                                     * 2=48-bit doing 28-bit
600                                     * 3=64-bit
601                                     */
602      unsigned scsi             : 1; /* 0=default, 1=ide-scsi
emulation */
603      unsigned sleeping         : 1; /* 1=sleeping & sleep field
valid */
604      unsigned post_reset       : 1;
605
606      u8      quirk_list;        /* considered quirky, set for a
specific host */
607      u8      init_speed; → velocidad de transferencia inicial
608      u8      pio_speed;        /* unused by core, used by some drivers
for fallback from DMA */
609      u8      current_speed;     /* current transfer rate set */
610      u8      dn;               /* now wide spread use */

```

```

611     u8     wcache;           /* status of write cache */
612     u8     acoustic;        /* acoustic management */
613     u8     media;           /* disk, cdrom, tape, floppy, ... */
614     u8     ctl;             /* "normal" value for IDE_CONTROL_REG
*/
615     u8     ready_stat;      /* min status value for drive ready */
616     u8     mult_count;      /* current multiple sector setting */
617     u8     mult_req;        /* requested multiple sector setting */
618     u8     tune_req;        /* requested drive tuning setting */
619     u8     io_32bit;        /* 0=16-bit, 1=32-bit, 2/3=32bit+sync
*/
620     u8     bad_wstat;       /* used for ignoring WRERR_STAT */
621     u8     nowerr;          /* used for ignoring WRERR_STAT */
622     u8     sect0;           /* offset of first sector for DM6:DDO
*/
623     u8     head;           → número de cabezas
624     u8     sect;           → número de sectores por pista
625     u8     bios_head;      /* BIOS/fdisk/LILO number of heads */
626     u8     bios_sect;      /* BIOS/fdisk/LILO sectors per track */
627
628     unsigned int bios_cyl;  /* BIOS/fdisk/LILO number of
cyls */
629     unsigned int cyl;      /* "real" number of cyls */
630     unsigned int drive_data; /* use by tuneproc/selectproc
*/
631     unsigned int usage;    /* current "open()" count for
drive */
632     unsigned int failures; /* current failure count */
633     unsigned int max_failures; /* maximum allowed failure
count */
634
635     u64     capacity64;     → número de sectores total
636
637     int     lun;            /* logical unit */
638     int     crc_count;     /* crc counter to reduce drive
speed */
639     struct list_head list;
640     struct device gendev;
641     struct completion gendev_rel_comp; /* to deal with device release() */
642 } ide_drive_t;

```

Struct hwif_s

Estructura de la que dispone todo dispositivo IDE. En relación con el cdrom, es importante porque tiene funciones abstractas como las de transferencia de datos entre otras.

Se renombra como “ide_hwif_t”, y en algunas partes del código aparece con ese nombre.

Al igual que con ide_drive_s, se forma una lista circular con estructuras de este tipo, en la que cada nodo hace referencia a un dispositivo IDE determinado.

Se encuentra definida en “/include/linux/ide.h”.

```

652 typedef struct hwif_s {
653     struct hwif_s *next; → puntero al siguiente de la lista
circular

```

```

654     struct hwif_s *mate;           /* other hwif from same PCI
chip */
655     struct hwgroup_s *hwgroup;    /* actually (ide_hwgroup_t *)
*/
656     struct proc_dir_entry *proc;  /* /proc/ide/ directory entry
*/
657
658     char name[6]; → nombre de la interfaz
659
660         /* task file registers for pata and sata */
661     unsigned long io_ports[IDE_NR_PORTS];
662     unsigned long sata_scr[SATA_NR_PORTS];
663     unsigned long sata_misc[SATA_NR_PORTS];
664
665     hw_regs_t hw;                  /* Hardware info */
666     ide_drive_t drives[MAX_DRIVES]; /* drive info */
667
668     u8 major;                      /* our major number */
669     u8 index; → índice que indica el dispositivo
670     u8 channel;                    /* for dual-port chips: 0=primary, 1=secondary
*/
671     u8 straight8;                 /* Alan's straight 8 check */
672     u8 bus_state;                 /* power state of the IDE bus */
673
674     u8 atapi_dma;                 /* host supports atapi_dma */
675     u8 ultra_mask;
676     u8 mwdma_mask;
677     u8 swdma_mask;
678
679     hwif_chipset_t chipset; /* sub-module for tuning.. */
680
681     struct pci_dev *pci_dev;      /* for pci chipsets */
682     struct ide_pci_device_s *cbs; /* chipset device struct */
683
684     void (*rw_disk)(ide_drive_t *, struct request *);
685
686 #if 0
687     ide_hwif_ops_t *hwifops;
688 #else
689     /* routine to tune PIO mode for drives */
690     void (*tuneproc)(ide_drive_t *, u8);
691     /* routine to retune DMA modes for drives */
692     int (*speedproc)(ide_drive_t *, u8);
693     /* tweaks hardware to select drive */
694     void (*selectproc)(ide_drive_t *);
695     /* chipset polling based on hba specifics */
696     int (*reset_poll)(ide_drive_t *);
697     /* chipset specific changes to default for device-hba resets */
698     void (*pre_reset)(ide_drive_t *);
699     /* routine to reset controller after a disk reset */
700     void (*resetproc)(ide_drive_t *);
701     /* special interrupt handling for shared pci interrupts */
702     void (*intrproc)(ide_drive_t *);
703     /* special host masking for drive selection */
704     void (*maskproc)(ide_drive_t *, int);
705     /* check host's drive quirk list */
706     int (*quirkproc)(ide_drive_t *);
707     /* driver soft-power interface */
708     int (*busproc)(ide_drive_t *, int);
709 //     /* host rate limiter */
710 //     u8 (*ratemask)(ide_drive_t *);

```

```

711 //      /* device rate limiter */
712 //      u8      (*ratefilter)(ide_drive_t *, u8);
713 #endif
714
715      void (*ata_input_data)(ide_drive_t *, void *, u32);
716      void (*ata_output_data)(ide_drive_t *, void *, u32);
717
718      void (*atapi_input_bytes)(ide_drive_t *, void *, u32); →
función para leer datos. La implementará cada dispositivo
719      void (*atapi_output_bytes)(ide_drive_t *, void *, u32); →
función para escribir datos. La implementará cada dispositivo
720
721      int (*dma_setup)(ide_drive_t *); → configuración del modo dma
722      void (*dma_exec_cmd)(ide_drive_t *, u8);
723      void (*dma_start)(ide_drive_t *); → empieza el modo dma
724      int (*ide_dma_end)(ide_drive_t *drive); → termina el modo
dma
725
726      int (*ide_dma_check)(ide_drive_t *drive);
727      int (*ide_dma_on)(ide_drive_t *drive);
728      int (*ide_dma_off_quietly)(ide_drive_t *drive);
729      int (*ide_dma_test_irq)(ide_drive_t *drive);
730      int (*ide_dma_host_on)(ide_drive_t *drive);
731      int (*ide_dma_host_off)(ide_drive_t *drive);
732      int (*ide_dma_lostirq)(ide_drive_t *drive);
733      int (*ide_dma_timeout)(ide_drive_t *drive);
734
735      void (*OUTB)(u8 addr, unsigned long port);
736      void (*OUTBSYNC)(ide_drive_t *drive, u8 addr, unsigned long
port);
737      void (*OUTW)(u16 addr, unsigned long port);
738      void (*OUTL)(u32 addr, unsigned long port);
739      void (*OUTSW)(unsigned long port, void *addr, u32 count);
740      void (*OUTSL)(unsigned long port, void *addr, u32 count);
741
742      u8 (*INB)(unsigned long port);
743      u16 (*INW)(unsigned long port);
744      u32 (*INL)(unsigned long port);
745      void (*INSW)(unsigned long port, void *addr, u32 count);
746      void (*INSL)(unsigned long port, void *addr, u32 count);
747
748      /* dma physical region descriptor table (cpu view) */
749      unsigned int *dmatable_cpu;
750      /* dma physical region descriptor table (dma view) */
751      dma_addr_t dmatable_dma;
752      /* Scatter-gather list used to build the above */
753      struct scatterlist *sg_table;
754      int sg_max_nents; /* Maximum number of entries in
it */
755      int sg_nents; /* Current number of entries in
it */
756      int sg_dma_direction; /* dma transfer direction */
757
758      /* data phase of the active command (currently only valid for
PIO/DMA) */
759      int data_phase;
760
761      unsigned int nsect;
762      unsigned int nleft;
763      unsigned int cursg;
764      unsigned int cursg_ofs;

```



```

764
765     int                mmio;                /* hosts iomio (0) or custom
(2) select */
766     int                rqsize;             /* max sectors per request */
767     int                irq;                /* our irq number */
768
769     unsigned long      dma_master;         /* reference base addr dmabase
*/
770     unsigned long      dma_base;           /* base addr for dma ports */
771     unsigned long      dma_command;        /* dma command register */
772     unsigned long      dma_vendor1;       /* dma vendor 1 register */
773     unsigned long      dma_status;        /* dma status register */
774     unsigned long      dma_vendor3;       /* dma vendor 3 register */
775     unsigned long      dma_prdtable;      /* actual prd table address */
776     unsigned long      dma_base2;        /* extended base addr for dma
ports */
777
778     unsigned            dma_extra;         /* extra addr for dma ports */
779     unsigned long      config_data;       /* for use by chipset-specific
code */
780     unsigned long      select_data;       /* for use by chipset-specific
code */
781
782     unsigned            noprobe           : 1; /* don't probe for this
interface */
783     unsigned            present           : 1; /* this interface exists */
784     unsigned            hold              : 1; /* this interface is always
present */
785     unsigned            serialized        : 1; /* serialized all channel
operation */
786     unsigned            sharing_irq       : 1; /* 1 = sharing irq with another
hwif */
787     unsigned            reset             : 1; /* reset after probe */
788     unsigned            autodma          : 1; /* auto-attempt using DMA at
boot */
789     unsigned            udma_four        : 1; /* 1=ATA-66 capable, 0=default
*/
790     unsigned            no_lba48         : 1; /* 1 = cannot do LBA48 */
791     unsigned            no_lba48_dma     : 1; /* 1 = cannot do LBA48 DMA */
792     unsigned            no_dsc           : 1; /* 0 default, 1 dsc_overlap
disabled */
793     unsigned            auto_poll        : 1; /* supports nop auto-poll */
794     unsigned            sg_mapped        : 1; /* sg_table and sg_nents are
ready */
795     unsigned            no_io_32bit      : 1; /* 1 = can not do 32-bit IO
ops */
796
797     struct device        gendev;
798     struct completion  gendev_rel_comp; /* To deal with device
release() */
799
800     void                *hwif_data;       /* extra hwif data */
801
802     unsigned dma;
803
804     void (*led_act)(void *data, int rw);
805 } ____cacheline_internodealigned_in_smp ide_hwif_t;

```

Struct request

Estructura que almacena información sobre la petición que se ha hecho. Se encuentra definida en “/include/linux/blkdev.h”.

```
144 struct request {
145     struct list_head queuelist;
146     struct list_head donelist;
147
148     struct request_queue *q; → cola de peticiones

149
150     unsigned int cmd_flags;
151     enum rq_cmd_type_bits cmd_type; → indica para qué tipo de
dispositivo se hace la petición (ejemplo: para IDE ATA/ATAPI)
152
153     /* Maintain bio traversal state for part by part I/O
submission.
154     * hard_* are block layer internals, no driver should touch
them!
155     */
156
157     sector_t sector; → siguiente sector a leer/escribir
158     sector_t hard_sector; /* next sector to complete */
159     unsigned long nr_sectors → número de sectores restantes
160     unsigned long hard_nr_sectors; /* no. of sectors left to
complete */
161     /* no. of sectors left to submit in the current segment */
162     unsigned int current_nr_sectors; → número de sectores que
quedan por completar en el segmento actual
163
164     /* no. of sectors left to complete in the current segment */
165     unsigned int hard_cur_sectors;
166
167     struct bio *bio;
168     struct bio *biotail;
169
170     struct hlist_node hash; /* merge hash */
171     /*
172     * The rb_node is only used inside the io scheduler, requests
173     * are pruned when moved to the dispatch queue. So let the
174     * completion_data share space with the rb_node.
175     */
176     union {
177         struct rb_node rb_node; /* sort/lookup */
178         void *completion_data;
179     };
180
181     /*
182     * two pointers are available for the IO schedulers, if they
need
183     * more they have to dynamically allocate it.
184     */
185     void *elevator_private;
186     void *elevator_private2;
187
188     struct gendisk *rq_disk; → información específica del disco

189     unsigned long start_time;
190
191     /* Number of scatter-gather DMA addr+len pairs after
192     * physical address coalescing is performed.
```

```

193     */
194     unsigned short nr_phys_segments;
195
196     /* Number of scatter-gather addr+len pairs after
197     * physical and DMA remapping hardware coalescing is performed.
198     * This is the number of scatter-gather entries the driver
199     * will actually have to deal with after DMA mapping is done.
200     */
201     unsigned short nr_hw_segments;
202
203     unsigned short ioprio;
204
205     void *special;
206     char *buffer; → búfer en el que se guardará la petición
207
208     int tag;
209     int errors; → errores
210
211     int ref_count; → indica las veces que ha sido referenciada
212
213     /*
214     * when request is used as a packet command carrier
215     */
216     unsigned int cmd_len;
217     unsigned char cmd[BLK_MAX_CDB];
218
219     unsigned int data_len;
220     unsigned int extra_len; /* length of alignment and padding */
221     unsigned int sense_len;
222     void *data;
223     void *sense;
224
225     unsigned int timeout; → tiempo máximo de espera por una
petición
226     int retries;
227
228     /*
229     * completion callback.
230     */
231     rq_end_io_fn *end_io;
232     void *end_io_data;
233
234     /* for bidi */
235     struct request *next_rq;
236 };

```

IDE CDROM. Funciones

En este apartado comentaremos las funciones más importantes de los drivers IDE_CDROM genéricos. Se encuentran en `/drivers/ide/id-cd.c`. Hay que comentar que existen otros drivers más específicos en la carpeta `/driver/cdrom`.

Todas las funciones son llamadas desde el archivo `ide-cd_ioctl.c`, en el que se encuentran las funciones asociadas a los comandos de la unidad de cd, como expulsar la bandeja del cd-rom, bloquearla para que no se pueda abrir, para ver el estado, resetearlo, etc.

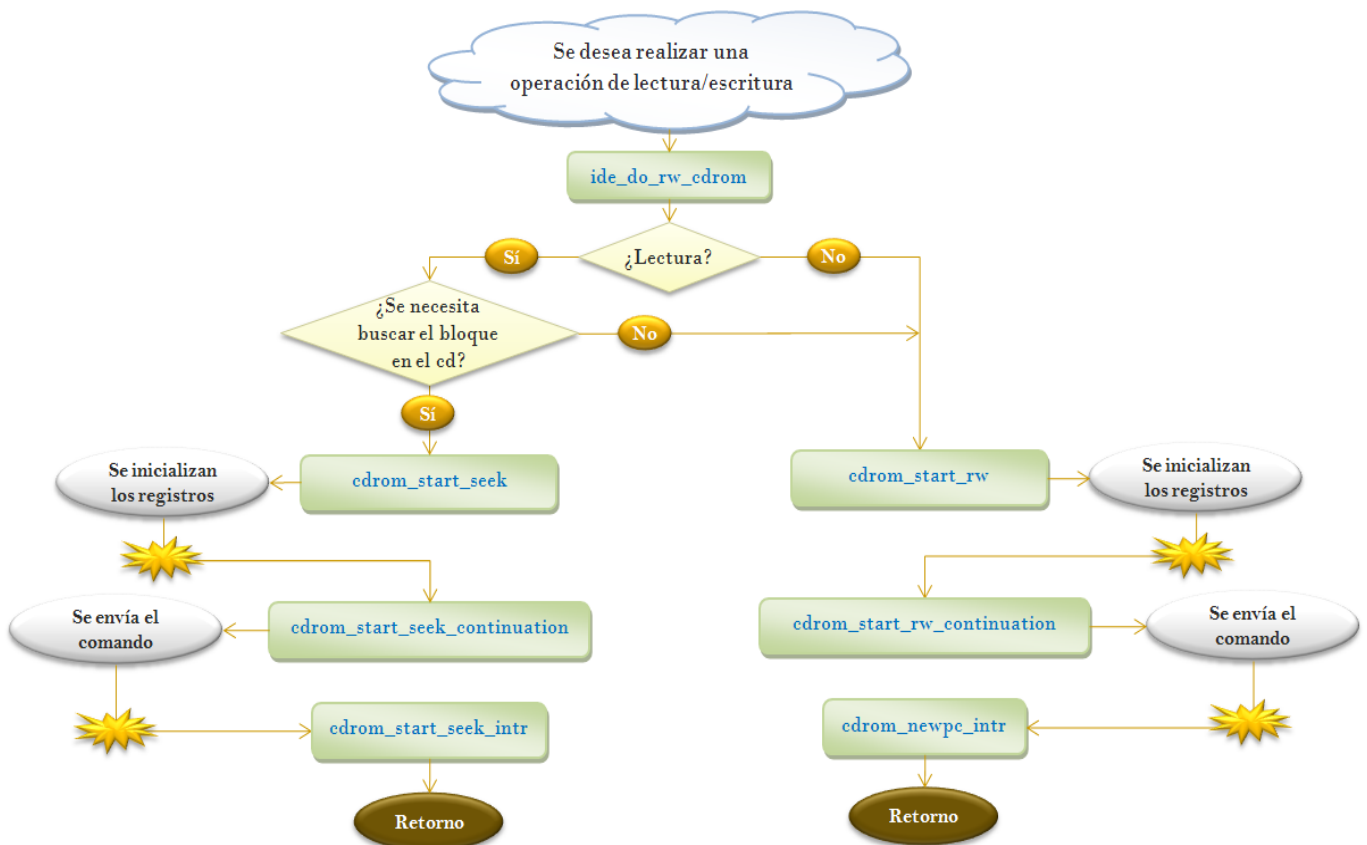
No obstante nos centraremos en las funciones del archivo `id-cd.c`.

Tener en cuenta que a todas se les pasa (desde las funciones de `ide-cd_ioctl.c`) la estructura genérica `ide_drive_t *drive` con la información del dispositivo.

Por último, aclarar que algunas funciones devuelven un dato del tipo `ide_startstop_t`, que simplemente es un “enum” (definido en `include/linux/ide.h`) con dos valores:

```
332 typedef enum {  
333     ide_stopped,    → Indica que no ha comenzado ninguna operación  
334     ide_started,   → Indica que ya se ha comenzado una operación  
335 } ide_startstop_t;
```

Dibujo aclaratorio



Inicializaciones

• Inicialización de una petición

→ Inicializa la petición de un comando. Por ejemplo, cuando se pulsa expulsar disco en la unidad de CD-ROM se llama a una función de "ide-cd_ioctl.c" (cdrom_eject) que llamará a esta función con el tipo de petición requerida en el parámetro "rq".

```
200 void ide_cd_init_rq(ide_drive_t *drive, struct request *rq)
201 {
    → Obtenemos información extra del dispositivo (recordar que era un
    puntero tipo void)
202     struct cdrom_info *cd = drive->driver_data;

    → Inicializa la estructura rq (la coloca toda a cero)
204     ide_init_drive_cmd(rq);

    → Establecemos el tipo de petición (en este caso se indica que es
    para un dispositivo IDE ATA/ATAPI)
205     rq->cmd_type = REQ_TYPE_ATA_PC;

    → Guardamos en la petición información específica del CD-ROM (rq_disk
    también se usa para discos duros u otros dispositivos)
206     rq->rq_disk = cd->disk;
207 }
```

→ Llamada por la función anterior. Establece a cero la memoria correspondiente a la estructura de la petición e inicializa las veces que ha sido referenciada.

```
1594 void ide_init_drive_cmd (struct request *rq)
1595 {
1596     memset(rq, 0, sizeof(*rq));
1597     rq->ref_count = 1;
1598 }
```

• Preparación del dispositivo para recibir una orden

→ Inicializa los registros del dispositivo para poder transferirle el comando y comienza dicha transferencia a través de la rutina "handler". Si el dispositivo admite interrupciones, se llamará a "handler" cuando ocurra la interrupción correspondiente (pulsar "expulsar", termina una lectura, etc.), si no, se le llama en el acto.

```
512 static ide_startstop_t cdrom_start_packet_command(ide_drive_t *drive,
513                                                    int xferlen,
514                                                    ide_handler_t *handler)
515 {
516     ide_startstop_t startstop;
    → Se obtiene información específica del dispositivo
517     struct cdrom_info *info = drive->driver_data;
    → "hwif" es una estructura que dispone todo dispositivo IDE
    (abstracta, con las funciones de transferencia de datos entre otras
    cosas)
518     ide_hwif_t *hwif = drive->hwif;
519 }
```

```

520     → Espera a que el dispositivo esté disponible (preguntando
continualmente). Si la función ide_wait_stat devuelve error (por
ejemplo, se pasó el timeout), pues se retorna
521     if (ide_wait_stat(&startstop, drive, 0, BUSY_STAT, WAIT_READY))
522         return startstop;
523
524     → Se averigua si el dispositivo admite DMA.
525     if (info->dma)
526         info->dma = !hwif->dma_setup(drive);
527
528     → Aquí es donde se inicializan los registros.

529     ide_pktcmd_tf_load(drive, IDE_TFLAG_OUT_NSECT | IDE_TFLAG_OUT_LBAL |
530         IDE_TFLAG_NO_SELECT_MASK, xferlen, info->dma);
531
532     → Si admitía interrupciones, se espera a que se produzca.
533     if (info->cd_flags & IDE_CD_FLAG_DRQ_INTERRUPT) {
534         if (info->dma)
535             drive->waiting_for_dma = 0;
536
537         → Se envía el comando llamando a "handler" a través de esta
función (que espera por la interrupción)
538         ide_execute_command(drive, WIN_PACKETCMD, handler,
           ATAPI_WAIT_PC, cdrom_timer_expiry);
539         return ide_started;
540     } else {
541         unsigned long flags;
542
543         → Comienza el envío sin esperar por la interrupción (de
forma atómica)
544         spin_lock_irqsave(&ide_lock, flags);
545         hwif->OUTBSYNC(drive, WIN_PACKETCMD, IDE_COMMAND_REG);
546
547         → El dispositivo tardará 400 ns en responder
548         ndelay(400);
549         spin_unlock_irqrestore(&ide_lock, flags);
550         return (*handler) (drive);
551     }

```

→ Envía el comando al dispositivo. Antes se debe haber llamado a la función anterior para que se inicialicen los registros. Ahora "handler" será la función que se llamará cuando el comando se termine de enviar.

```

559 static ide_startstop_t cdrom_transfer_packet_command (ide_drive_t *drive,
560     struct request *rq,
561     ide_handler_t *handler)
562 {
563     ide_hwif_t *hwif = drive->hwif;
564     int cmd_len;
565     struct cdrom_info *info = drive->driver_data;
566     ide_startstop_t startstop;
567     → Comprueba si se admiten interrupciones
568     if (info->cd_flags & IDE_CD_FLAG_DRQ_INTERRUPT) {
569         → En caso afirmativo, hemos llegado aquí porque se ha
producido una, por lo que simplemente se verifica si hubo
errores y continuamos
570         if (cdrom_decode_status(drive, DRQ_STAT, NULL))
571             return ide_stopped;

```

```

575
577         if (info->dma)
578             drive->waiting_for_dma = 1;
579     } else {
580         → No se admitían interrupciones, se espera a que el
           dispositivo esté preparado preguntando continuamente
           (pooling)
581         if (ide_wait_stat(&startstop, drive, DRQ_STAT,
582                         BUSY_STAT, WAIT_READY))
583             return startstop;
584     }
585
586     → Carga la función (handler) que se llamará cuando el comando se
           haya enviado y el dispositivo esté preparado
587     ide_set_handler(drive, handler, rq->timeout, cdrom_timer_expiry);
588
589     cmd_len = COMMAND_SIZE(rq->cmd[0]);
590     if (cmd_len < ATAPI_MIN_CDB_BYTES)
591         cmd_len = ATAPI_MIN_CDB_BYTES;
592
593     → Envía el comando al dispositivo
594     HWIF(drive)->atapi_output_bytes(drive, rq->cmd, cmd_len);
595
596     → Si se admite DMA, se activa
597     if (info->dma)
598         hwif->dma_start(drive);
599
600     return ide_started;
601 }
602 }

```

Lectura/escritura

- Funciones auxiliares

→ Guarda en un buffer (local, no uno del dispositivo) los sectores a transmitir desde el dispositivo. Una vez guardado el primer sector, se asume que el resto de sectores son continuos.

```

634 static void cdrom_buffer_sectors (ide_drive_t *drive, unsigned long sector,
635                                   int sectors_to_transfer)
636 {
637     → Se obtiene información del driver (estructura que lo representa)
638     struct cdrom_info *info = drive->driver_data;
639
640     → Se calcula el número de sectores a transferir como el mínimo
           entre el n° pasado por parámetro y el tamaño del buffer menos los
           sectores que aún se encuentran en el buffer (por ejemplo de
           anteriores transferencias)
641     int sectors_to_buffer = min_t(int, sectors_to_transfer,
642                                   (SECTOR_BUFFER_SIZE >> SECTOR_BITS) -
643                                   info->nsectors_buffered);
644
645     char *dest;
646
647     → Se comprueba que realmente haya un buffer. Si no, no se
           transfiere nada
648     if (info->buffer == NULL)
649         sectors_to_buffer = 0;

```

```

650     → Si es el primer sector del buffer, se almacena su número (el
651     resto son consecutivos)
652     if (info->nsectors_buffered == 0)
653         info->sector_buffered = sector;
654
655     → Se calcula el destino dentro del buffer y se transfieren los
656     datos
657     dest = info->buffer + info->nsectors_buffered * SECTOR_SIZE;
658     while (sectors_to_buffer > 0) {
659         HWIF(drive)->atapi_input_bytes(drive, dest, SECTOR_SIZE);
660         --sectors_to_buffer;
661         --sectors_to_transfer;
662         ++info->nsectors_buffered;
663         dest += SECTOR_SIZE;
664     }
665     → Deschamos los datos que no quepan en el buffer
666     ide_cd_drain_data(drive, sectors_to_transfer);
667 }

```

→ Ante una petición de lectura, intenta leer los datos desde el buffer anterior. Devuelve 0 si no consigue completar toda la petición, distinto de 0 en el caso contrario

```

740 static int cdrom_read_from_buffer (ide_drive_t *drive)
741 {
742     struct cdrom_info *info = drive->driver_data;
743     struct request *rq = HWGROUP(drive)->rq;
744     unsigned short sectors_per_frame;
745
746     sectors_per_frame = queue_hardsect_size(drive->queue) >> SECTOR_BITS;
747
748     → Si no hay buffer no se puede leer
749     if (info->buffer == NULL) return 0;
750
751     → Leemos datos (los copiamos desde el buffer local del dispositivo
752     al buffer de la petición) hasta completar la petición y mientras el
753     siguiente sector se encuentre en el buffer, es decir, el n° del
754     primer sector de la petición (rq->sector) está entre el primero
755     almacenado en el buffer (info->sector_buffered) y el último
756     (info->sector_buffered + info->nsectors_buffered)
757
758     while (rq->nr_sectors > 0 &&
759           rq->sector >= info->sector_buffered &&
760           rq->sector < info->sector_buffered + info->nsectors_buffered)
761     {
762         if (rq->current_nr_sectors == 0)
763             cdrom_end_request(drive, 1);
764
765         → Realizamos el volcado de memoria
766         memcpy (rq->buffer,
767               info->buffer +
768               (rq->sector - info->sector_buffered) * SECTOR_SIZE,
769               SECTOR_SIZE);
770
771         → Actualizamos el puntero del buffer de la petición y los
772         contadores correspondientes
773         rq->buffer += SECTOR_SIZE;
774         --rq->current_nr_sectors;
775         --rq->nr_sectors;

```



```

766         ++rq->sector;
767     }
769     → Si todos los datos se pudieron leer del buffer, se retorna
satisfactoriamente
771     if (rq->nr_sectors == 0) {
772         cdrom_end_request(drive, 1);
773         return -1;
774     }
776
777     if (rq->current_nr_sectors == 0)
778         cdrom_end_request(drive, 1);
779
784     if (rq->current_nr_sectors < bio_cur_sectors(rq->bio) &&
785         (rq->sector & (sectors_per_frame - 1))) {
786         printk(KERN_ERR
787             "%s: cdrom_read_from_buffer: buffer botch (%ld)\n",
788             drive->name, (long)rq->sector);
789         cdrom_end_request(drive, 0);
790         return -1;
791     }
792     → No se pudieron leer todos los datos del buffer
793     return 0;
}

```

- **Funciones secundarias**

Dentro del grupo de funciones de búsqueda y del de control de lectura/escritura, las rutinas se llaman entre sí indirectamente, por medio de las funciones **cdrom_start_packet_command** y **cdrom_transfer_packet_command** (vistas anteriormente). Recordar que éstas llamaban a la función que se les pasaba por parámetro cuando captaban una interrupción del dispositivo.

Pues cada rutina de las que veremos a continuación colocará en dicho parámetro la función que desea que se ejecute cuando se reciba la siguiente interrupción.

- **Funciones de búsqueda**

→ Comienza el envío del comando de petición de búsqueda de un bloque al dispositivo.

```

890 static ide_startstop_t cdrom_start_seek (ide_drive_t *drive, unsigned int block)
891 {
892     struct cdrom_info *info = drive->driver_data;
893
894     info->dma = 0;
895     info->start_seek = jiffies;
896
897     → Comienza el envío del comando de búsqueda. Se inicializan los
registros por medio de la siguiente función, que esperará a que el
dispositivo esté preparado. Luego llamará a la rutina que se le pasa
como tercer parámetro
896     return cdrom_start_packet_command(drive, 0,
897         cdrom_start_seek_continuation);
}

```

→ Continúa el envío del comando de búsqueda. Se llama indirectamente desde la función anterior

```
875static ide_startstop_t cdrom_start_seek_continuation (ide_drive_t *drive)
876{
    → Se obtiene la estructura request por defecto
877    struct request *rq = HWGROUP(drive)->rq;
878    sector_t frame = rq->sector;
879
880    sector_div(frame, queue_hardsect_size(drive->queue) >> SECTOR_BITS);
881
882    memset(rq->cmd, 0, sizeof(rq->cmd));

    → Se especifica que el comando será de búsqueda
883    rq->cmd[0] = GPCMD_SEEK;
884    put_unaligned(cpu_to_be32(frame), (unsigned int *) &rq->cmd[2]);885
886    rq->timeout = ATAPI_WAIT_PC;

    → Se envía por fin la petición con el comando al dispositivo.
    A la función del tercer parámetro se llamará cuando el comando se
    termine, en este caso cuando ya se ha realizado la búsqueda.
887    return cdrom_transfer_packet_command(drive, rq, &cdrom_seek_intr);
888}
```

→ Función que se llama (indirectamente desde la anterior) cuando ya se ha realizado la búsqueda

```
851static ide_startstop_t cdrom_seek_intr (ide_drive_t *drive)
852{
853    struct cdrom_info *info = drive->driver_data;
854    int stat;
855    static int retry = 10;

    → Se verifica se hubo errores.
857    if (cdrom_decode_status(drive, 0, &stat))
858        return ide_stopped;
859

    → Se indica que se ha buscado el bloque.
860    info->cd_flags |= IDE_CD_FLAG SEEKING;
861
862    if (retry && time_after(jiffies,
                            info->start_seek + IDECD_SEEK_TIMER)) {
863        if (--retry == 0) {
864            drive->dsc_overlap = 0;
865        }
866    }

    → Ahora el dispositivo se encuentra parado.
872    return ide_stopped;
873}
```

- Funciones de control de lectura/escritura

→ Función que comienza el envío del comando de lectura/escritura al dispositivo (realmente sólo inicializa los registros). Si se trata de una lectura, se intenta satisfacer desde el buffer local.

```
1223 static ide_startstop_t cdrom_start_rw(ide_drive_t *drive,
1224                                         struct request *rq)
1225 {
1226     struct cdrom_info *cd = drive->driver_data;
1227
1228     → Se averigua se el comando es de escritura
1229     int write = rq_data_dir(rq) == WRITE;
1230
1231     unsigned short sectors_per_frame =
1232         queue_hardsect_size(drive->queue) >> SECTOR_BITS;
1233
1234     → Si es escritura y el disco está protegido contra ella, se termina la
1235     petición y se retorna "dispositivo parado"
1236     if (write) {
1237         if (cd->disk->policy) {
1238             → Función que finaliza la petición en curso
1239             cdrom_end_request(drive, 0);
1240             return ide_stopped;
1241         }
1242     } else {
1243         → Se corrige cualquier posible rareza que haya en el paquete
1244         de petición
1245         restore_request(rq);
1246
1247         → Se intenta leer del buffer. En caso de satisfacer la
1248         petición completa se retorna.
1249         if (cdrom_read_from_buffer(drive))
1250             return ide_stopped;
1251
1252         → Si llegamos aquí, se trataba de una escritura y el disco no estaba
1253         protegido contra ella, o era una lectura que no se satisfizo con el
1254         buffer
1255
1256         → Se intenta activar el DMA. Para ello, los frames deben estar
1257         alineados (similar a las palabras en la memoria de un PC).
1258         Para la escritura dicho requisito es indispensable, si no, se aborta
1259         el proceso (en la lectura simplemente no se activa el DMA)
1260         if ((rq->nr_sectors & (sectors_per_frame - 1)) ||
1261             (rq->sector & (sectors_per_frame - 1))) {
1262             if (write) {
1263                 cdrom_end_request(drive, 0);
1264                 return ide_stopped;
1265             }
1266             cd->dma = 0;
1267         } else
1268             cd->dma = drive->using_dma;
1269
1270         → Limpiamos el buffer
1271         cd->nsectors_buffered = 0;
1272
1273         if (write)
1274             cd->devinfo.media_written = 1;
1275     }
1276 }
```

1268

→ Comenzamos a enviar el commando, indicando la función que se llamará cuando el dispositivo esté preparado (tercer parámetro)

1270

```
return cdrom_start_packet_command(drive, 32768,  
                                   cdrom_start_rw_cont);
```

1271 }

→ Función que indirectamente desde la función anterior (realmente desde la que se encuentra en el return) cuando el dispositivo interrumpe (avisando de que los registros ya se encuentran inicializados).

Envía el comando de lectura/escritura, dejando preparada la función manejadora de la interrupción que tratará la petición.

```
803 static ide_startstop_t cdrom_start_rw_cont(ide_drive_t *drive)
```

```
804 {
```

→ Obtenemos la petición

```
805     struct request *rq = HWGROUP(drive)->rq;
```

```
806
```

→ rq_data_dir(rq) es una macro que extrae de rq el campo correspondiente que indica el tipo de petición

```
807     if (rq_data_dir(rq) == READ) {
```

```
808
```

```
         unsigned short sectors_per_frame =
```

```
809
```

```
             queue_hardsect_size(drive->queue) >> SECTOR_BITS;
```

```
810
```

```
         int nskip = rq->sector & (sectors_per_frame - 1);
```

→ Si el comando es de lectura y el sector pedido no está alineado (es decir, no comienza al principio de un bloque de datos) se ajusta para que lo esté. Es decir resta a rq->current_nr_sectors lo necesario para que esté a comienzo de un bloque de datos

```
822
```

```
         if (nskip > 0) {
```

```
823
```

```
             if (rq->current_nr_sectors !=  
                 bio_cur_sectors(rq->bio)) {
```

```
824
```

```
825
```

```
826
```

```
                 printk(KERN_ERR
```

```
                        "%s: %s: buffer botch (%u)\n",
```

```
827
```

```
                        drive->name, __FUNCTION__,
```

```
828
```

```
                        rq->current_nr_sectors);
```

```
829
```

```
                 cdrom_end_request(drive, 0);
```

```
830
```

```
                 return ide_stopped;
```

```
831
```

```
             }
```

→ Realmente es una resta, ya que nskip debe ser < 0

```
             rq->current_nr_sectors += nskip;
```

```
832
```

```
833
```

```
         }
```

```
834
```

```
     }
```

```
835 #if 0
```

```
836
```

```
     else
```

```
837
```

```
         rq->cmd[1] = 1 << 3;
```

```
838
```

```
839 #endif
```

```
840
```

→ Establecemos el timeout de respuesta del dispositivo

```
841
```

```
rq->timeout = ATAPI_WAIT_PC;
```

```
842
```

```
843
```

→ Enviamos el commando, indicando la función manejadora de la interrupción que se producirá cuando el dispositivo haya recibido el comando y esté disponible para enviar o recibir datos

```
844
```

```
return cdrom_transfer_packet_command(drive, rq, cdrom_newpc_intr);
```

```
845 }
```

- Función realiza la lectura/escritura

→ Ésta es la función que lee o escribe del/en el dispositivo. Será llamada cuando el dispositivo haya recibido la petición correspondiente y esté disponible para recibir/enviar datos (que lo comunica con una interrupción).
Si se usó DMA, se llamará a esta función cuando la transferencia haya terminado

```
993static ide_startstop_t cdrom_newpc_intr(ide_drive_t *drive)
994{
995    struct cdrom_info *info = drive->driver_data;
996    struct request *rq = HWGROUP(drive)->rq;
997    xfer_func_t *xferfunc;
998    ide_expiry_t *expiry = NULL;
999    int dma_error = 0, dma, stat, ireason, len, thislen, uptodate = 0;
1000    int write = (rq_data_dir(rq) == WRITE) ? 1 : 0;

1001    unsigned int timeout;
1002    u8 lowcyl, highcyl;

1003
1004    → Descubrimos si hubo errores de DMA
1005    dma = info->dma;
1006    if (dma) {
1007        info->dma = 0;
1008        dma_error = HWIF(drive)->ide_dma_end(drive);
1009        if (dma_error) {
1010            printk(KERN_ERR "%s: DMA %s error\n", drive->name,
1011                write ? "write" : "read");
1012            ide_dma_off(drive);
1013        }
1014    }

1015    → Comprobamos errores reportados por el dispositivo
1016    if (cdrom_decode_status(drive, 0, &stat))
1017        return ide_stopped;

1018
1019    → Si se usó DMA, la transferencia ya se ha completado
1022    if (dma) {
1023        → Si hubo error retornamos
1024        if (dma_error)
1025            return ide_error(drive, "dma error", stat);
1026        if (blk_fs_request(rq)) {
1027            ide_end_request(drive, 1, rq->nr_sectors);
1028            return ide_stopped;
1029        }
1030        → Si no, saltamos al final para finalizar la petición
1031        goto end_request;
1032    }

1033    → No se usó DMA, se emplea el modo PIO (E/S programada, es decir,
1034    que el procesador interviene en la transferencia)

1035    → Se obtiene el motivo de la interrupción (se usa más abajo) y el
1036    tamaño de los datos a transferir.
1037    ireason = HWIF(drive)->INB(IDE_I_REASON_REG) & 0x3;
1038    lowcyl = HWIF(drive)->INB(IDE_BCOUNTL_REG);
1039    highcyl = HWIF(drive)->INB(IDE_BCOUNTH_REG);

1040    len = lowcyl + (256 * highcyl);
```

```

1040
1041 thislen = blk_fs_request(rq) ? len : rq->data_len;
1042 if (thislen > len)
1043     thislen = len;
1044
1045 → Se comprueba si realmente hay algo que transmitir y se tratan
ciertos errores
1048 if ((stat & DRQ_STAT) == 0) {
1049     if (blk_fs_request(rq)) {
1054         uptodate = 1;
1055         if (rq->current_nr_sectors > 0) {
1056             printk(KERN_ERR "%s: %s: data underrun "
1057                 "%d blocks)\n",
1058                 drive->name, __FUNCTION__,
1059                 rq->current_nr_sectors);
1060             if (!write)
1061                 rq->cmd_flags |= REQ_FAILED;
1062             uptodate = 0;
1063         }
1064         cdrom_end_request(drive, uptodate);
1065         return ide_stopped;
1066     } else if (!blk_pc_request(rq)) {
1067         ide_cd_request_sense_fixup(rq);
1069         uptodate = rq->data_len ? 0 : 1;
1070     }
1071     goto end_request;
1072 }
1073 → Se verifica el contenido de la petición (rq)
1077 if (ide_cd_check_ireason(drive, rq, len, ireason, write))
1078     return ide_stopped;
1079
1080 → Se realizan varias comprobaciones sin importancia didáctica
1081 if (blk_fs_request(rq)) {
1082     if (write == 0) {
1083         int nskip;
1084
1085         if (ide_cd_check_transfer_size(drive, len)) {
1086             cdrom_end_request(drive, 0);
1087             return ide_stopped;
1088         }
1093         nskip = min_t(int, rq->current_nr_sectors
1094             - bio_cur_sectors(rq->bio),
1095             thislen >> 9);
1096         if (nskip > 0) {
1097             ide_cd_drain_data(drive, nskip);
1098             rq->current_nr_sectors -= nskip;
1099             thislen -= (nskip << 9);
1100         }
1101     }
1102 }
1103
1104 → Se asigna a xferfunc la función adecuada dependiendo de si se
trata de una lectura (ireason = 0) o una escritura (ireason != 0)
1104 if (ireason == 0) {
1105     write = 1;
1106     → atapi_output_bytes: envía datos al dispositivo
xferfunc = HWIF(drive)->atapi_output_bytes;
1107 } else {
1108     write = 0;
1109     → atapi_input_bytes: recibe datos del dispositivo

```

```

1109         xferfunc = HWIF(drive)->atapi_input_bytes;
1110     }
1111
1112     → Por fin se transfieren los datos
1113     while (thislen > 0) {
1114         u8 *ptr = blk_fs_request(rq) ? NULL : rq->data;
1115         int blen = rq->data_len;
1116
1117         → Se realizan varias comprobaciones
1118         if (rq->bio) {
1119             if (blk_fs_request(rq)) {
1120                 ptr = rq->buffer;
1121                 blen = rq->current_nr_sectors << 9;
1122             } else {
1123                 ptr = bio_data(rq->bio);
1124                 blen = bio_iovec(rq->bio)->bv_len;
1125             }
1126         }
1127
1128         if (!ptr) {
1129             if (blk_fs_request(rq) && !write)
1130                 cdrom_buffer_sectors(drive, rq->sector,
1131                                     thislen >> 9);
1132
1133             else {
1134                 printk(KERN_ERR
1135                        "%s: confused, missing data\n",
1136                        drive->name);
1137                 blk_dump_rq_flags(rq, rq_data_dir(rq)
1138                                ? "cdrom_newpc_intr, write"
1139                                : "cdrom_newpc_intr, read");
1140             }
1141             break;
1142         }
1143
1144         if (blen > thislen)
1145             blen = thislen;
1146
1147         → Se llama a la función para leer o escribir los datos
1148         (bloque a bloque)
1149         xferfunc(drive, ptr, blen);
1150
1151         → Se disminuye el número de datos a transmitir en un tamaño
1152         igual al tamaño de un bloque
1153         thislen -= blen;
1154         len -= blen;
1155
1156         → Se actualizan los buffers y sus contadores
1157         if (blk_fs_request(rq)) {
1158             rq->buffer += blen;
1159             rq->nr_sectors -= (blen >> 9);
1160             rq->current_nr_sectors -= (blen >> 9);
1161             rq->sector += (blen >> 9);
1162
1163             if (rq->current_nr_sectors == 0 && rq->nr_sectors)
1164                 cdrom_end_request(drive, 1);
1165         } else {
1166             rq->data_len -= blen;
1167
1168             if (rq->bio)
1169                 blk_end_request_callback(rq, 0, blen,
1170                                         cdrom_newpc_intr_dummy_cb);
1171         }

```

```

1178             else
1179                 rq->data += blen;
1180             }
1181             if (!write && blk_sense_request(rq))
1182                 rq->sense_len += blen;
1183         }
1184
1185     → Comprobaciones varias y reinicialización de los timeouts
1186     if (!blk_fs_request(rq) && len > 0)
1187         ide_cd_pad_transfer(drive, xferfunc, len);
1188
1189     if (blk_pc_request(rq)) {
1190         timeout = rq->timeout;
1191     } else {
1192         timeout = ATAPI_WAIT_PC;
1193         if (!blk_fs_request(rq))
1194             expiry = cdrom_timer_expiry;
1195     }
1196
1197     ide_set_handler(drive, cdrom_newpc_intr, timeout, expiry);
1198     return ide_started;
1199
1200     → Aquí se llega en caso de error desde otras partes de la función
1201     end_request:
1202     if (blk_pc_request(rq)) {
1203         unsigned long flags;
1204         unsigned int dlen = rq->data_len;
1205
1206         if (dma)
1207             rq->data_len = 0;
1208
1209         spin_lock_irqsave(&ide_lock, flags);
1210         if (__blk_end_request(rq, 0, dlen))
1211             BUG();
1212         HWGROUP(drive)->rq = NULL;
1213         spin_unlock_irqrestore(&ide_lock, flags);
1214     } else {
1215         if (!uptodate)
1216             rq->cmd_flags |= REQ_FAILED;
1217         cdrom_end_request(drive, uptodate);
1218     }
1219     return ide_stopped;
1220 }
1221 }

```


- Función principal

→ Función de la que parte todo. Es la que se debe llamar cuando se quiera hacer una lectura o escritura.

```
1320 static ide_startstop_t
1321 ide_do_rw_cdrom (ide_drive_t *drive, struct request *rq,
                  sector_t block)
1322 {
1323     ide_startstop_t action;
1324     struct cdrom_info *info = drive->driver_data;
1325
1326     if (blk_fs_request(rq)) {
1327
1328         → Comprobación de errores (...)
1329
1330         → Si se trata de una lectura y el bloque pedido no se ha
1331         buscado dentro del disco, se busca.
1340     if ((rq_data_dir(rq) == READ) &&
        IDE_LARGE_SEEK(info->last_block, block,
                      IDECD_SEEK_THRESHOLD) &&
        drive->dsc_overlap) {
1341
1342         action = cdrom_start_seek(drive, block);
1343     } else
1344         → Si era de escritura o de lectura y ya se había buscado el
1345         bloque, se escriben o leen los datos
1346         action = cdrom_start_rw(drive, rq);
1347     info->last_block = block;
1348
1349     → Se retorna el estado del dispositivo (parado o activo)
1350     return action;
1351
1352     → Resto de acciones menos importantes (como reseto, etc)
1353     (...)
1354 } else if (blk_sense_request(rq) || blk_pc_request(rq) ||
1355            rq->cmd_type == REQ_TYPE_ATA_PC) {
1356     return cdrom_do_block_pc(drive, rq);
1357 } else if (blk_special_request(rq)) {
1358
1359     cdrom_end_request(drive, 1);
1360     return ide_stopped;
1361 }
1362
1363 → Hubo error
1364 blk_dump_rq_flags(rq, "ide-cd bad flags");
1365 cdrom_end_request(drive, 0);
1366 return ide_stopped;
1367 }
```

BIBLIOGRAFÍA

- <http://lxr.free-electrons.com/source/drivers/>
- Linux cross reference (lxr.linux.no)
- www.wikipedia.org